



Circuito Integrado / Monitor de Baterías / 128 Bytes NVRAM / Interfaz HDQ / SOIC-8 / 2.8V a 5.5V

SKU: 296-2221-5-ND Categoría: Misceláneo

\$623.72

Precios con IVA incluido

DESCRIPCIÓN

Circuito integrado especializado para monitoreo de estado de carga (SOC) en baterías recargables. Integra memoria NVRAM de 128 bytes para retención de datos sin alimentación externa, interfaz digital HDQ de una sola línea para comunicación simplificada con el host, y sensor de temperatura interno con precisión de $\pm 2^{\circ}\text{C}$. Diseñado para sistemas de gestión de energía, dispositivos portátiles, instrumentación de precisión y sistemas de respaldo. Operación en rango de voltaje de 2.8V a 5.5V con bajo consumo en modo de espera. Encapsulado SOIC-8 de montaje superficial para integración compacta en diseños con restricciones de espacio.

Voltaje de operación: 2.8V a 5.5V

Resistencia de sensado: 0.015 Ω típico

Rango de medición: $\pm 200\text{ mV}$

Resolución: 12.5 $\mu\text{V/hora}$

Velocidad de conteo SCR: 1 cuenta/hora a 25°C

Bajo consumo en modo espera con latencia de 10s

Especificaciones Físicas y Ambientales

Memoria NVRAM: 1024 bits (128 x 8)

Temperatura de operación: -40°C a +85°C

Exactitud sensor de temperatura: $\pm 2^{\circ}\text{C}$ a 25°C

Interfaz: Digital de una sola línea HDQ

REG: Salida del regulador

VCC: Alimentación

Aplicaciones

Monitoreo de baterías recargables

Sistemas de gestión de energía

Dispositivos portátiles

Instrumentación de precisión

Sistemas de respaldo energético

ESPECIFICACIONES

Característica 1	Monitoreo preciso de estado de carga con memoria NVRAM persistente
Característica 2	Interfaz digital de una sola línea HDQ simplifica conexión al host
Característica 3	Sensor de temperatura interno con exactitud de $\pm 2^{\circ}\text{C}$ a 25°C
Característica 4	Bajo consumo en espera con latencia de 10 segundos configurable
Característica 5	Rango de medición de $\pm 200\text{ mV}$ con resolución de 12.5 $\mu\text{V/hora}$
Característica 6	Encapsulado SOIC-8 compacto para integración en espacios reducidos